

CỘNG HOÀ XÃ HỘI CHỦ NGHĨA VIỆT NAM
Độc lập - Tự do - Hạnh phúc

BẢN ĐĂNG KÝ XÉT CÔNG NHẬN ĐẠT TIÊU CHUẨN
CHỨC DANH: Phó giáo sư
Mã hồ sơ:.....



(Nội dung đúng ở ô nào thì đánh dấu vào ô đó: ; Nội dung không đúng thì để trống:)

Đối tượng đăng ký: Giảng viên ; Giảng viên thỉnh giảng

Ngành: Điện tử; Chuyên ngành: Kỹ thuật điện tử

A. THÔNG TIN CÁ NHÂN

1. Họ và tên người đăng ký: Lê Đức Hùng

2. Ngày tháng năm sinh: 27/10/1979; Nam ; Nữ ; **Quốc tịch:** Việt Nam;

Dân tộc: Kinh; **Tôn giáo:** Không

3. Đảng viên Đảng Cộng sản Việt Nam:

4. Quê quán (xã/phường, huyện/quận, tỉnh/thành phố): Xã Cát Hanh, Huyện Phù Cát, Tỉnh Bình Định

5. Nơi đăng ký hộ khẩu thường trú (số nhà, phố, phường, quận, thành phố hoặc xã, huyện, tỉnh):
7A Nguyễn Trung Trực, Phường 5, Quận Bình Thạnh, TP. HCM

6. Địa chỉ liên hệ (ghi rõ, đầy đủ để liên hệ được qua Bưu điện): Trường ĐH Khoa học Tự nhiên TP. HCM, Khoa Điện tử - Viễn thông, 227 Nguyễn Văn Cừ, P.4, Q.5, TP. HCM

Điện thoại nhà riêng: **Điện thoại di động:** 0933535997;

E-mail: ldhung@hcmus.edu.vn

7. Quá trình công tác (công việc, chức vụ, cơ quan):

- Từ 11/2001 đến 05/2003: Trợ giảng tại Khoa Vật lý, Trường Đại học Khoa học tự nhiên, ĐHQG-HCM
- Từ 06/2003 đến 05/2005: Giảng viên tại Khoa Vật lý, Trường Đại học Khoa học tự nhiên, ĐHQG-HCM
- Từ 06/2005 đến 05/2006: Phó trưởng Bộ môn tại Bộ môn Điện tử - Viễn thông - Trường Đại học Khoa học Tự nhiên, ĐHQG-HCM
- Từ 06/2006 đến 02/2007: Phó trưởng Khoa tại Khoa Điện tử - Viễn thông, Trường Đại học Khoa học tự nhiên, ĐHQG-HCM

- Từ 10/2007 đến 12/2008: Trợ lý nghiên cứu tại Viện Vi điện tử, Đại học Stuttgart, Đức
- Từ 03/2007 đến 09/2007: Giảng viên tại Khoa Điện tử - Viễn thông, Trường Đại học Khoa học tự nhiên, ĐHQG-HCM
- Từ 01/2009 đến 09/2010: Giảng viên tại Khoa Điện tử - Viễn thông, Trường Đại học Khoa học tự nhiên, ĐHQG-HCM
- Từ 10/2010 đến 09/2013: Nghiên cứu sinh Tiến sĩ tại The University of Electro-Communications, Tokyo, Nhật Bản
- Từ 10/2013 đến 03/2014: Nghiên cứu sau Tiến sĩ tại The University of Electro-Communications, Tokyo, Nhật Bản
- Từ 04/2014 đến 08/2022: Giảng viên tại Khoa Điện tử - Viễn thông, Trường Đại học Khoa học tự nhiên, ĐHQG-HCM
- Từ 09/2022 đến 06/2024: Trưởng bộ môn Điện tử tại Khoa Điện tử - Viễn thông, Trường Đại học Khoa học tự nhiên, ĐHQG-HCM
- Chức vụ hiện nay: Trưởng bộ môn Điện tử, Khoa Điện tử - Viễn thông;
- Chức vụ cao nhất đã qua: Phó trưởng Khoa, Khoa Điện tử - Viễn thông
- Cơ quan công tác hiện nay: Trường Đại học Khoa học tự nhiên, ĐHQG-HCM
 - Địa chỉ cơ quan: 227 Nguyễn Văn Cừ, Phường 4, Quận 5, TP. HCM
 - Điện thoại cơ quan: 028-62884499

Thỉnh giảng tại cơ sở giáo dục đại học (nếu có):

8. Đã nghỉ hưu từ tháng ... năm ...

Nơi làm việc sau khi nghỉ hưu (nếu có):

Tên cơ sở giáo dục đại học nơi hợp đồng thỉnh giảng 3 năm cuối (tính đến thời điểm hết hạn nộp hồ sơ): Không có

9. Trình độ đào tạo:

- Được cấp bằng ĐH ngày 04 tháng 09 năm 2001, số văn bằng: 00461/71KH2, ngành: Vật lý, chuyên ngành: Điện tử
Nơi cấp bằng ĐH (trường, nước): Trường Đại học Khoa học tự nhiên, ĐHQG-HCM
- Được cấp bằng ThS ngày 19 tháng 01 năm 2005, số văn bằng: 00335/71KH2, ngành: Vật lý Điện tử, chuyên ngành: Kỹ thuật điện tử
Nơi cấp bằng ThS (trường, nước): Trường Đại học Khoa học tự nhiên, ĐHQG-HCM
- Được cấp bằng TS ngày 30 tháng 09 năm 2013, số văn bằng: 167, ngành: Khoa học công nghệ tiên tiến, chuyên ngành: Kỹ thuật điện tử
Nơi cấp bằng TS (trường, nước): The University of Electro-Communications, Nhật Bản

10. Đã được bổ nhiệm/công nhận chức danh PGS: ngày ... tháng ... năm ..., ngành:

11. Đăng ký xét đạt tiêu chuẩn chức danh Phó giáo sư tại HDGS cơ sở: Trường Đại học Khoa học Tự nhiên, Đại học Quốc gia Thành phố Hồ Chí Minh

12. Đăng ký xét đạt tiêu chuẩn chức danh Phó giáo sư tại HDGS ngành, liên ngành: Điện-Điện tử-Tự động hóa

13. Các hướng nghiên cứu chủ yếu:

Các hướng nghiên cứu của ứng viên tập trung vào các lĩnh vực thiết kế vi mạch (vi mạch tương tự và vi mạch số), vi mạch số công suất thấp, điện tử y sinh, thiết kế số trên FPGA; thiết kế các bộ vi xử lý chuyên dụng (DSP, CPU, máy tìm kiếm) trên FPGA và hệ thống trên chip; thiết kế các mạch nơ-ron thần kinh sinh học và ứng dụng trong các hệ thống phần cứng trí tuệ nhân tạo. Các hướng nghiên cứu này được thành 02 hướng nghiên cứu chính và 01 hướng nghiên cứu phụ như sau:

1. Hướng nghiên cứu 1 (chính): Thiết kế vi mạch, bao gồm mô hình hóa và rút trích tham số linh kiện bán dẫn, thiết kế vi mạch tương tự, thiết kế trên FPGA, thiết kế vi mạch số và thiết kế hệ thống trên chip.
2. Hướng nghiên cứu 2 (chính): Các bộ xử lý chuyên dụng trên phần cứng bao gồm bộ xử lý tín hiệu số, các thuật toán xử lý tín hiệu số; các bộ xử lý dữ liệu tốc độ nhanh và hệ thống bảo mật trên phần cứng.
3. Hướng nghiên cứu 3 (phụ): Mạng thần kinh tăng vọt (Spiking Neural Network) và hệ thống trí tuệ nhân tạo trên phần cứng và vi mạch ứng dụng trong y sinh học và giao tiếp người máy.

14. Kết quả đào tạo và nghiên cứu khoa học:

- Đã hướng dẫn (số lượng) 0 NCS bảo vệ thành công luận án TS;
- Đã hướng dẫn (số lượng) **6 HVCH/CK2/BSNT**, bảo vệ thành công luận án ThS/CK2/BSNT (ứng viên chức danh GS không cần kê khai nội dung này);
- Đã hoàn thành đề tài NCKH từ cấp cơ sở trở lên: **4 cấp Bộ**;
- Đã công bố (số lượng) **84** bài báo khoa học, trong đó **16** bài báo khoa học trên tạp chí quốc tế có uy tín;
- Đã được cấp (số lượng) 0 bằng độc quyền sáng chế, giải pháp hữu ích;
- Số lượng sách đã xuất bản **2**, trong đó 2 thuộc nhà xuất bản có uy tín;
- Số lượng tác phẩm nghệ thuật, thành tích huấn luyện, thi đấu thể dục, thể thao đạt giải thưởng quốc gia, quốc tế: 0

15. Khen thưởng (các huân chương, huy chương, danh hiệu):

TT	Tên khen thưởng	Cấp khen thưởng	Năm khen thưởng
1	Bằng khen	Bộ giáo dục và đào tạo	2023
2	Chiến sĩ thi đua	Bộ giáo dục và đào tạo	2020
3	Bằng khen	Bộ giáo dục và đào tạo	2020

4	Bằng khen	Bộ giáo dục và đào tạo	2018
---	-----------	------------------------	------

16. Kỷ luật (hình thức từ khiển trách trở lên, cấp ra quyết định, số quyết định và thời hạn hiệu lực của quyết định):

TT	Tên kỷ luật	Cấp ra quyết định	Số quyết định	Thời hạn hiệu lực
Không có				

B. TỰ KHAI THEO TIÊU CHUẨN CHỨC DANH GIÁO SƯ/PHÓ GIÁO SƯ

1. Tự đánh giá về tiêu chuẩn và nhiệm vụ của nhà giáo:

Dựa theo các nhiệm vụ và quyền hạn của nhà giáo được quy định trong Luật giáo dục và Luật Khoa học và Công nghệ, ứng viên tự đánh giá như sau:

Ứng viên được đào tạo theo hệ chính qui hệ Đại học (trong nước, tốt nghiệp năm 2001), Thạc sĩ (trong nước, tốt nghiệp năm 2005), và Tiến sĩ (tại Nhật Bản, tốt nghiệp năm 2013), công tác và làm việc trong các môi trường giáo dục, nghiên cứu (Trường Đại học Khoa học Tự nhiên, ĐHQG-HCM; Trường Đại học Stuttgart, CHLB Đức; Trường Đại học Điện tử - Truyền thông, Nhật Bản) có uy tín. Có đủ kiến thức, chuyên môn, nghiệp vụ và khả năng ngoại ngữ (Anh văn) để thực hiện các công việc liên quan đến giáo dục đào tạo và nghiên cứu khoa học thuộc chuyên môn về Kỹ thuật điện tử và Máy tính.

a. Nhiệm vụ giảng dạy:

Ứng viên hoàn thành tốt công tác giảng dạy Đại học và Sau đại học, hướng dẫn sinh viên, học viên cao học, và nghiên cứu sinh thực hiện khóa luận tốt nghiệp Đại học, luận văn Thạc sĩ và luận án Tiến sĩ. Ứng viên đã hướng dẫn thành công 06 Thạc sĩ lĩnh vực Kỹ thuật Điện tử. Hiện ứng viên đang đồng hướng dẫn (hướng dẫn chính) 01 nghiên cứu sinh ngành Vật lý Vô tuyến và Điện tử. Ứng viên đã chủ biên 02 sách giáo trình được sử dụng làm tài liệu giảng dạy và tham khảo trong chương trình đào tạo bậc Đại học và Sau đại học của Khoa Điện tử - Viễn thông thuộc Trường Đại học Khoa học Tự nhiên, ĐHQG-HCM.

Ứng viên tham gia xây dựng chương trình đào tạo bậc Đại học ngành Thiết kế vi mạch; xây dựng và cập nhật chương trình đào tạo bậc Cao học ngành Kỹ thuật Điện tử tại Trường Đại học Khoa học Tự nhiên, ĐHQG-HCM.

Ứng viên cũng đang là điều phối viên trong chương trình Thỏa thuận hợp tác giữa hai trường: Trường Đại học Khoa học Tự nhiên (ĐHQG TP. HCM) và Trường Điện tử - Truyền thông (Nhật Bản).

b. Nhiệm vụ nghiên cứu khoa học:

Ứng viên là chủ nhiệm và tham gia thực hiện các đề tài nghiên cứu khoa học các cấp, trong đó ứng viên đã chủ nhiệm 3 đề tài cấp ĐHQG-HCM (3/3 đã nghiệm thu) và 1 đề tài/dự án nghiên cứu cấp Bộ Khoa học và Công nghệ. Ứng viên và cộng sự đã công bố thành công 84 công trình khoa học (trong đó có 59 công bố bài báo tạp chí và hội nghị quốc tế) tại các hội nghị khoa học quốc tế trong nước và nước ngoài, trên các tạp chí khoa học trong nước và quốc tế (ISI). Ứng viên tham gia thường xuyên và có báo cáo tại các hội nghị khoa học trong lĩnh vực Điện tử - Máy tính – Truyền thông.

Ứng viên có thể mạnh hướng nghiên cứu về thiết kế vi mạch, trong đó các đề tài nghiên cứu tập trung trong thiết kế và triển khai các lõi thiết kế và hệ thống trên chip trên các quy trình chế tạo khác nhau. Ngoài ra, ứng viên còn tham gia trong Ban chuyên gia của ĐHQG TP. HCM và Khu công nghệ Cao TP. HCM trong định hướng và xây dựng các chương trình thiết kế vi mạch trọng tâm của TP. HCM trong đào tạo, nghiên cứu và liên kết các công ty trong lĩnh vực thiết kế vi mạch và bán dẫn.

Ứng viên tốt nghiệp Cử nhân ngành Vật lý, Thạc sĩ ngành Vật lý điện tử nhưng các hoạt động học tập và nghiên cứu đều định hướng chuyên ngành Kỹ thuật điện tử. Ở bậc Tiến sĩ, ứng viên học tập và nghiên cứu ở Trường Đại học Điện tử - Truyền thông (Nhật Bản), Khoa Sau đại học Công nghệ thông tin và Kỹ thuật, chuyên ngành Khoa học và Kỹ thuật tiên tiến, hướng Kỹ thuật điện tử (đính kèm minh chứng danh sách các hướng chuyên ngành thuộc bộ môn trong Mục 12, Tập 1) và thực hiện nghiên cứu ở PTN đi sâu về Thiết kế vi mạch. Các bài báo khoa học, đề tài nghiên cứu khoa học, hoạt động giảng dạy và chuyên môn cũng được thể hiện theo các hướng chuyên môn như: Kỹ thuật điện tử, Thiết kế vi mạch, các bộ xử lý và hệ thống máy tính chuyên dụng trên chip. Do đó, ứng viên nộp hồ sơ xét chức danh Phó giáo sư, ngành Điện tử, chuyên ngành Kỹ thuật Điện tử và Máy tính tại HĐGS liên ngành: Điện – Điện tử – Tự động hóa.

c. Các hoạt động chuyên môn khác:

- Thành viên Hội đồng Khoa - Khoa Điện tử - Viễn thông, Trường Đại học Khoa học tự nhiên, ĐHQG-HCM 2023-2027.
- Thành viên Hội đồng liên ngành Điện – Điện tử - Tự động hóa, ĐHQG TP. HCM 2023-2026.
- Tham gia các Hội chuyên ngành: Hội Vô tuyến Điện tử Việt nam; thành viên của Institute of Electronics, Information and Communication Engineers (IEICE, Nhật Bản), thành viên của Institute of Electrical and Electronics Engineers (IEEE, Hoa Kỳ).
- Tham gia Ban tổ chức Hội nghị Quốc tế IEEE ATC, IEEE ICCE; Tham gia Ban tổ chức Hội thảo khoa học thường niên với trường Điện tử - Truyền thông (UEC, Nhật Bản).

2. Thời gian, kết quả tham gia đào tạo, bồi dưỡng từ trình độ đại học trở lên:

- Tổng số năm thực hiện nhiệm vụ đào tạo: 16 năm 0 tháng
- Khai cụ thể ít nhất 06 năm học, trong đó có 03 năm học cuối liên tục tính đến ngày hết hạn nộp hồ sơ (ứng viên GS chỉ khai 3 năm cuối liên tục sau khi được công nhận PGS):

TT	Năm học	Số lượng NCS đã hướng dẫn		Số lượng ThS/CK2/BSNT đã hướng dẫn	Số đề án, khóa luận tốt nghiệp ĐH đã HD	Số giờ chuẩn gd trực tiếp trên lớp		Tổng số giờ chuẩn gd trực tiếp trên lớp/số giờ chuẩn gd quy đổi/số giờ chuẩn định mức (*)
		Chính	Phụ			ĐH	SDH	
1	2018-2019			1	6	196	45	241/602,24/270
2	2019-2020				4	337	75	412/942,4/270
3	2020-2021			1	7	203	165	368/918,25/270
03 năm học cuối								
4	2021-2022			1	8	329	165	494/721,89/270
5	2022-2023			2	8	685	135	820/1088,45/216
6	2023-2024					640		640/749,55/240

(*) - Trước ngày 25/3/2015, theo Quy định chế độ làm việc đối với giảng viên ban hành kèm theo Quyết định số 64/2008/QĐ-BGDĐT ngày 28/11/2008, được sửa đổi bổ sung bởi Thông tư số 36/2010/TT-BGDĐT ngày 15/12/2010 và Thông tư số 18/2012/TT-BGDĐT ngày 31/5/2012 của Bộ trưởng Bộ GD&ĐT.

- Từ 25/3/2015 đến nay, theo Quy định chế độ làm việc đối với giảng viên ban hành kèm theo Thông tư số 47/2014/TT-BGDĐT ngày 31/12/2014 của Bộ trưởng Bộ GD&ĐT.

- Từ ngày 11/9/2020 đến nay, theo Quy định chế độ làm việc của giảng viên cơ sở giáo dục đại học ban hành kèm theo Thông tư số 20/2020/TT-BGDĐT ngày 27/7/2020 của Bộ trưởng Bộ GD&ĐT; định mức giờ chuẩn giảng dạy theo quy định của thủ trưởng cơ sở giáo dục đại học, trong đó định mức của giảng viên thỉnh giảng được tính trên cơ sở định mức của giảng viên cơ hữu.

3. Ngoại ngữ:

3.1. Ngoại ngữ thành thạo phục vụ chuyên môn: Tiếng Anh

a) Được đào tạo ở nước ngoài :

- Học ĐH ; Tại nước: ; Từ năm đến năm

- Bảo vệ luận văn ThS hoặc luận án TS hoặc TSKH ; Tại nước: Nhật Bản năm 2013

b) Được đào tạo ngoại ngữ trong nước :

- Trường ĐH cấp bằng tốt nghiệp ĐH ngoại ngữ: Trường Đại học Ngoại ngữ - ĐHQG Hà nội, số bằng: 141845; năm cấp: 2001

c) Giảng dạy bằng tiếng nước ngoài :

- Giảng dạy bằng ngoại ngữ: Tiếng Anh

- Nơi giảng dạy (cơ sở đào tạo, nước): Trường Đại học Khoa học tự nhiên, ĐHQG-HCM

d) Đối tượng khác ; Diễn giải:

3.2. Tiếng Anh (văn bằng, chứng chỉ): Bằng cử nhân ngoại ngữ, Trường Đại học Ngoại ngữ - ĐHQG Hà nội

4. Hướng dẫn NCS, HVCH/CK2/BSNT đã được cấp bằng/có quyết định cấp bằng:

TT	Họ tên NCS hoặc HVCH/CK2/BSNT	Đối tượng		Trách nhiệm hướng dẫn		Thời gian hướng dẫn từ ... đến ...	Cơ sở đào tạo	Ngày, tháng, năm được cấp bằng/có quyết định cấp bằng
		NCS	HVCH/CK2/BSNT	Chính	Phụ			
1	Nguyễn Việt Tuấn		X	X		02/2015 đến 04/2016	Trường Đại học Khoa học tự nhiên, ĐHQG-HCM	21/04/2016
2	Nguyễn Phúc Vinh		X	X		12/2015 đến 05/2018	Trường Đại học Khoa học tự nhiên, ĐHQG-HCM	04/05/2018
3	Hoàng Trọng Thức		X	X		02/2017 đến 05/2018	Trường Đại học Khoa học tự nhiên, ĐHQG-HCM	04/05/2018
4	Hồ Văn Ninh		X	X		02/2019 đến 04/2022	Trường Đại học Khoa học	26/04/2022

							tự nhiên, ĐHQG- HCM	
5	Thái Hồng Hải		X	X		05/2021 đến 04/2023	Trường Đại học Khoa học tự nhiên, ĐHQG- HCM	26/04/2023
6	Hồ Như Tuấn		X	X		09/2021 đến 04/2023	Trường Đại học Khoa học tự nhiên, ĐHQG- HCM	26/04/2023

Ghi chú: Ứng viên chức danh GS chỉ kê khai thông tin về hướng dẫn NCS.

5. Biên soạn sách phục vụ đào tạo đại học và sau đại học trở lên:

TT	Tên sách	Loại sách (CK, GT, TK, HD)	Nhà xuất bản và năm xuất bản	Số tác giả	Chủ biên	Phân biên soạn (từ trang ... đến trang)	Xác nhận của cơ sở GDDH (Số văn bản xác nhận sử dụng sách)
Sau khi bảo vệ học vị tiến sĩ							
1	Nhập môn Kỹ thuật Điện tử - Viễn thông	GT	NXB ĐHQG TP. HCM, năm 2023	1	MM	(Toàn bộ)	1880/QĐ-KHTN ngày 22/09/2023 của Hiệu trưởng Trường Đại học Khoa học Tự nhiên, ĐHQG- HCM
2	Thiết kế mạch logic số với Verilog HDL	GT	NXB ĐHQG TP. HCM, năm 2017	2	CB	(1- 155)	261/QĐ-KHTN ngày 22/02/2023 của Hiệu trưởng Trường Đại học Khoa học Tự

							nhiên, ĐHQG-HCM
--	--	--	--	--	--	--	-----------------

Trong đó, số lượng (ghi rõ các số TT) sách chuyên khảo do nhà xuất bản có uy tín xuất bản và chương sách do nhà xuất bản có uy tín trên thế giới xuất bản, mà ứng viên là chủ biên sau PGS/TS: 0 ()

Lưu ý:

- Chi kê khai các sách được phép xuất bản (Giấy phép XB/Quyết định xuất bản/số xuất bản), nộp lưu chiểu, ISBN (nếu có).
- Các chữ viết tắt: CK: sách chuyên khảo; GT: sách giáo trình; TK: sách tham khảo; HD: sách hướng dẫn; phần ứng viên biên soạn cần ghi rõ từ trang.... đến trang..... (ví dụ: 17-56; 145-329).

6. Thực hiện nhiệm vụ khoa học và công nghệ đã nghiệm thu:

TT	Tên nhiệm vụ khoa học và công nghệ (CT, ĐT...)	CN/PCN/TK	Mã số và cấp quản lý	Thời gian thực hiện	Thời gian nghiệm thu (ngày, tháng, năm) / Kết quả
Trước khi bảo vệ học vị tiến sĩ					
1	Mô hình hóa và rút trích tham số linh kiện MOSFET	CN	B2010-18-29, cấp Bộ	16/04/2010 đến 13/05/2013	08/05/2013, Kết quả: Tốt
Sau khi bảo vệ học vị tiến sĩ					
2	Kỹ thuật thiết kế vi mạch số công suất thấp, công nghệ và ứng dụng	CN	05/FIRST/1.a/HCMUS, cấp Bộ	08/09/2016 đến 28/10/2019	21/05/2019, Kết quả: Hoàn thành
3	Thiết kế mạch analog front end có khả năng tái cấu hình trên công nghệ CMOS 180nm	CN	DN2022-18-01, cấp Bộ	08/02/2022 đến 29/2/2024	14/01/2024, Kết quả: Tốt
4	Thiết kế lõi tính toán CORDIC kết hợp với biến đổi Cosine rời rạc tốc độ cao, công suất thấp theo hướng ASIC ứng dụng nén và giải nén video H.265	CN	B2017-18-05, cấp Bộ	05/05/2017 đến 05/06/2019	04/06/2019, Kết quả: Tốt

- Các chữ viết tắt: CT: Chương trình; ĐT: Đề tài; CN: Chủ nhiệm; PCN: Phó chủ nhiệm; TK: Thư ký.

7. Kết quả nghiên cứu khoa học và công nghệ đã công bố (bài báo khoa học, báo cáo khoa học, sáng chế/giải pháp hữu ích, giải thưởng quốc gia/quốc tế):

7.1.a. Bài báo khoa học, báo cáo khoa học đã công bố

TT	Tên bài báo/báo cáo KH	Số tác giả	Là tác giả chính	Tên tạp chí hoặc kỷ yếu khoa học/ISSN hoặc ISBN	Loại Tạp chí quốc tế uy tín: ISI, Scopus (IF, Qi)	Số lần trích dẫn (không tính tự trích dẫn)	Tập, số, trang	Tháng, năm công bố
Trước khi bảo vệ học vị tiến sĩ								
1	Design a Fast CAM-based Exact Pattern Matching System on FPGA and 0.18um CMOS process	3	Có	IEICE Transactions on Fundamentals of Electronics, Communications and Computer Sciences	Có - ISI <i>IF: 0.51</i>	3	E96A, 9, 1883-1888	09/2013
2	An FPGA-based Information Detection Hardware System Employing Multi-Match Content Addressable Memory	4	Có	IEICE Transactions on Fundamentals of Electronics, Communications and Computer Sciences	Có - ISI <i>IF: 0.51</i>	17	E95A, 10, 1708-1717	10/2012
3	Phân tích phổ tín hiệu dùng phần mềm Labview 7.1 và dao động ký số TDS1012	4	Không	Tạp chí phát triển KH&CN – ĐHQG TP. HCM			Vol. 8, 27-34	12/2005
4	Thiết kế kiến trúc tập lệnh và lõi bộ DSP 16-bit dấu chấm cố định	3	Không	Tạp chí phát triển KH&CN – ĐHQG TP. HCM			Vol. 8, 24-32	11/2005

5	A Fast CAM-based Watermarking Extraction on FPGA	4	Có	IEEE International Conference on IC Design and Technology (ICICDT 2013)	- Scopus	2	207-210	08/2013
6	A Fast CAM-based Image Matching System on FPGA	4	Có	IEEE International Symposium on Circuits and Systems (ISCAS 2013)	- Scopus	5	1797-1800	08/2013
7	A Fully-Parallel Information Detection Hardware System Employing Content Addressable Memory	4	Không	The 4th IEEE International Conference on Communications and Electronics (ICCE 2012)	- Scopus	5	447-452	10/2012
8	Parameter extraction and optimization using Levenberg-Marquardt algorithm	4	Có	The 4th IEEE International Conference on Communications and Electronics (ICCE 2012)	- Scopus	52	434-437	10/2012
9	A Novel CAM-based Information Detection Hardware System on FPGA	3	Không	The 8th IEEE Conference on Ph.D. Research in Microelectronics & Electronics (PRIME 2012)	- Scopus	5	123-126	07/2012
10	A Design of 16-bit Pi-Type DAC	4	Không	The 2012 IEICE International Conference on	- Hệ thống CSDL quốc tế khác		64-68	08/2012

	Employing Three-Stage Indirect Feedback Compensation OPAMP			Integrated Circuits, Design, and Verification (ICDV 2012)				
11	An ASIC-Oriented Design of High Performance Decimation Filter for Oversampling A/D Converters	4	Không	The 2012 IEICE International Conference on Integrated Circuits, Design, and Verification (ICDV 2012)	- Hệ thống CSDL quốc tế khác		69-73	08/2012
12	Implementation of Search-Less Information Detection based on Content Addressable Memory on FPGA	4	Có	The 2011 IEICE International Conference on Integrated Circuits, Design, and Verification (ICDV 2011)	- Hệ thống CSDL quốc tế khác		166-171	08/2011
Sau khi bảo vệ học vị tiến sĩ								
13	Design of a 1.8-μVrms IRN 180-dB CMRR Configurable Low-Noise 6-channel Analog Front-End for Neural Recording Systems on 180nm CMOS Process	2	Có	IEICE Electronics Express	Có - SCIE <i>IF: 0.578</i>		20, 14, 1-6	07/2023

14	Modelling and Designing of an All-Digital Resonate-And-Fire Neuron Circuit	3	Có	IEEE Access	Có - ISI IF: 3.476	1	11 62318- 62336	06/2023
15	Design of an SoC Based on 32-Bit RISC-V Processor with Low-Latency Lightweight Cryptographic Cores in FPGA	4	Có	Future Internet	Có - ISI IF: 3.4	2	15(5), 186, 1-20	05/2023
16	Design of a Low-power and Low-area 8-bit Flash ADC Using Double-Tail Comparator on 180nm CMOS Process	3	Có	Sensors	Có - ISI IF: 3.847	3	23(1), 76, 1-17	12/2022
17	Low-power High-performance 32-bit RISC-V Microcontroller on 65-nm Silicon-On-Thin-BOX (SOTB)	11	Không	IEICE Electronics Express	Có - ISI IF: 0.578	9	17, 20, 1- 6	10/2020
18	Quick Boot of Trusted Execution Environment	7	Không	IEEE Access	Có - ISI IF: 3.476	14	8, 1, 74015- 74023	04/2020

	with Hardware Accelerators							
19	Low-power Floating-point Adaptive-CORDIC-based FFT Twiddle Factor on 65-nm Silicon-On-Thin-BOX (SOTB) with Back-gate Bias	4	Không	IEEE Transactions on Circuits and Systems II: Express Briefs (TCAS-II)	Có - ISI IF: 3.691	5	66, 10, 1723-1727	10/2019
20	A 1.05-V 62-MHz with 0.12-nW standby power SOTB-65nm chip of 32-point DCT based on adaptive CORDIC	3	Có	IEICE Electronics Express	Có - ISI IF: 0.578	1	16, 10, 1-6	05/2019
21	Minimum adder-delay architecture of 8/16/32-point DCT based on fixed-rotation adaptive CORDIC	3	Không	IEICE Electronics Express	Có - ISI IF: 0.578	5	15, 10, 1-6	05/2018
22	Design of Co-Processor for Real-Time HMM-Based Text-to-Speech on Hardware	7	Không	IEICE Electronics Express	Có - ISI IF: 0.578	1	12, 14, 1-10	07/2015

	System Applied to Vietnamese							
23	Low-Resource Low-Latency Hybrid Adaptive CORDIC With Floating-Point Precision	5	Không	IEICE Electronics Express	Có - ISI IF: 0.578	23	12, 9, 1-12	05/2015
24	A CAM-based Information Detection Hardware System for Fast Image Matching on FPGA	4	Có	IEICE Transactions on Electronics	Có - ISI IF: 0.523	13	E97C, 1, 65-76	01/2014
25	Design of a Configurable 4-Channel Analog Front-End for EEG Signal Acquisition on 180nm CMOS Process	3	Có	REV Journal on Electronics and Communications			Vol. 14, No. 1, 10-19	01/2024
26	Hệ thống test chip tự động	7	Có	Tạp chí phát triển KH&CN - Chuyên san KHTN			Vol. 3 (3), 235-243	09/2019
27	Design of a High-speed High-accuracy 2048-point FFT Using Single-precision Floating-point Adaptive	4	Có	Tạp chí Khoa học và Công nghệ (Journal of Science & Technology), Viện hàn lâm KH&CN Việt Nam			Vol. 56, No. 6, 751-764	12/2018

	CORDIC on FPGA							
28	A Flexible High-Bandwidth Low-Latency Multi-Port Memory Controller	5	Có	Tạp chí Khoa học và Công nghệ (Journal of Science & Technology), Viện hàn lâm KH&CN Việt Nam		2	Vol. 56, No. 3, 357-369	06/2018
29	Thiết Kế FFT 2048-Điểm Trên FPGA Dựa Trên CORDIC Xoay Góc Thích Nghi Với Độ Chính Xác Dấu Chấm Động Đơn	4	Không	Tạp chí phát triển KH&CN - Chuyên san KHTN, ĐHQG-HCM			Vol. 20, T4-2017, 172-179	04/2017
30	Hiện Thực Bộ Nhân Số Phức Dấu Chấm Động Cho Tính Toán FFT Dựa Trên Thuật Toán CORDIC Xoay Góc Thích Nghi	4	Không	Tạp chí phát triển KH&CN - Chuyên san KHTN, ĐHQG-HCM			Vol. 20, T4-2017, 187-196	04/2017
31	Parameter Extraction for EKV 2.6 MOSFET Model Based on Genetic Algorithm	3	Có	Tạp chí Khoa học và Công nghệ (Journal of Science & Technology), Viện hàn lâm KH&CN Việt Nam			Vol. 52, No. 6C, 46-56	12/2014
32	A Design of 10-bit 100-MS/s Pipelined Folding ADC	3	Không	Tạp chí phát triển KH&CN – ĐHQG TP. HCM			Vol. 17, T1-2014, 39-51	01/2014

	with Distributed Track-and-Hold Preprocessing							
33	A 6-bit Low-Power High-Speed Flash ADC Using 180nm CMOS Process	4	Không	Tạp chí phát triển KH&CN – ĐHQG TP. HCM			Vol. 17, T1-2014, 52-61	01/2014
34	A Design of Low Voltage OPAMP Using Split-length Transistors	4	Không	Tạp chí phát triển KH&CN – ĐHQG TP. HCM			Vol. 17, T1-2014, 62-69	01/2014
35	An ASIC implementation of 16-bit fixed-point Digital Signal Processor	5	Không	Tạp chí Khoa học và Công nghệ (Journal of Science & Technology), Viện hàn lâm KH&CN			Vol. 51, No. 4B, 282-289	10/2013
36	Designing a Compact Spiking Neural Network for Learning and Recognizing Digits on 180nm CMOS Process	3	Có	The 9th IEEE International Conference on Integrated Circuits, Design, and Verification (ICDV 2024)	- Scopus		7-12	06/2024
37	A Probability Method to Estimate the State of a Digital Resonate-And-Fire Neuron Without	3	Không	IEEE International Symposium on Circuits and Systems (ISCAS 2024)	- Scopus		TBD.	05/2024

	Running a Simulation							
38	Design of a Secure Firmware Over-The-Air for Internet of Things Systems	2	Có	Lecture Notes on Data Engineering and Communications Technologies, Springer	Có - Scopus		188 320-331	10/2023
39	Seizure Classification Based on EEG Signal Analysis and CNN-Transformers Model	2	Có	2023 International Conference on Advanced Technologies for Communications (ATC 2023)	- Scopus		140-145	11/2023
40	Design of a Configurable Low-Noise 1-Channel Analog Front-End for EEG Signal Recording on 180nm CMOS Process	4	Có	2023 International Conference on Advanced Technologies for Communications (ATC 2023)	- Scopus		61-66	11/2023
41	An All-Digital Implementation of Resonate-and-Fire Neuron on FPGA	3	Không	Lecture Notes in Networks and Systems, Springer	Có - Scopus		752 169-175	08/2023
42	Design of an SoC Based on 32-Bit RISC-V CPU and Lightweight Block Cipher	3	Không	The 9th NAFOSTED Conference on Information and Computer Science (IEEE NICS 2022)	- Scopus		25-29	01/2023

	PRINCE on FPGA							
43	Implementation of Lightweight Cryptography Core PRESENT and DM-PRESENT on FPGA	3	Có	International Conference on Advanced Technologies for Communications (ATC 2022)	- Scopus		104-109	11/2022
44	Implementation of a 32-Bit RISC-V Processor with Cryptography Accelerators on FPGA and ASIC	6	Không	The 9th IEEE International Conference on Communications and Electronics (ICCE 2022)	- Scopus	9	219-224	08/2022
45	Design of a High-Speed 8-Bit Flash ADC Using Double-Tail Comparator on 180nm CMOS Process	3	Có	The 8th NAFOSTED Conference on Information and Computer Science (IEEE NICS 2021)	- Scopus		329-334	02/2022
46	Implementation of a Dual-core 64-bit RISC-V on 7nm FinFET process	4	Không	International Conference on Advanced Technologies for Communications (ATC 2021)	- Scopus	3	28-32	11/2021
47	A 0.75-V 58-MHz 340-uW SOTB-65nm 32-point DCT Implementation Based on Fixed-	5	Không	IEEE S3S Conference 2019	- Scopus		1-3	01/2021

	rotation Adaptive CORDIC							
48	Live Demonstration: Real-Time Auto-Exposure Histogram Equalization Video-System Using Frequent Items Counter	6	Không	IEEE International Symposium on Circuits and Systems (ISCAS 2019)	- Scopus	2	1	05/2019
49	A 0.75-V 32-MHz 181-uW SOTB-65nm Floating-point Twiddle Factor Using Adaptive CORDIC	4	Không	The 20th IEEE International Conference on Industrial Technology (IEEE-ICIT 2019)	- Scopus		835-840	07/2019
50	VLSI Design of Floating-point Twiddle Factor Using Adaptive CORDIC on Various Iteration Limitations" (Invited Paper)	3	Không	The 12th IEEE International Symposium on Embedded Multi-core/Many-core Systems-on-Chip (MCSoc-2018)	- Scopus	7	225-232	11/2018
51	A Low-power ASIC Implementation of Multi-core OpenSPARC T1 Processor on 90nm CMOS Process	4	Có	The 12th IEEE International Symposium on Embedded Multi-core/Many-core Systems-on-Chip (MCSoc-2018)	- Scopus	1	95-100	11/2018

52	High-Speed 8/16/32-Point DCT Architecture Using Fixed-Rotation Adaptive CORDIC	3	Không	IEEE International Symposium on Circuits and Systems (ISCAS 2018)	- Scopus	3	1-6	05/2018
53	FPGA-Based Frequent Items Counting Using Matrix of Equality Comparators	7	Không	The 60th IEEE International Midwest Symposium on Circuits & Systems (MWSCAS 2017)	- Scopus	6	285-288	10/2017
54	A Floating-point FFT Twiddle Factor Implementation Based on Adaptive Angle Recoding CORDIC	4	Không	International Conference on Recent Advances on Signal Processing, Telecommunications & Computing (SigTelCom 2017)	- Scopus	4	21-26	02/2017
55	High-performance DCT Architecture Based on Angle Recoding CORDIC and Scale-free Factor	5	Không	The 6th IEEE International Conference on Communications and Electronics (ICCE 2016)	- Scopus	5	199-204	09/2016
56	A Hybrid Adaptive CORDIC in 65nm SOTB CMOS Process	5	Không	IEEE International Symposium on Circuits and Systems (ISCAS 2016)	- Scopus	1	2158-2161	08/2016

57	A Parallel Pipeline CORDIC based on Adaptive Angle Selection	5	Không	The 15th International Conference on Electronics, Information, and Communication (IEEE ICEIC 2016)	- Scopus	6	1-4	09/2016
58	A 400mV 0.59mW Low-power CAM-based Pattern Matching System on 65nm SOTB Process	6	Có	IEEE TENCON 2015	- Scopus	3	1-2	01/2016
59	A Low-resource Low-latency Hybrid Adaptive CORDIC in 180-nm CMOS Technology	5	Không	IEEE TENCON 2015	- Scopus	3	1-4	01/2016
60	TCAM-based Flow Lookup Design on FPGA and Its Applications	2	Không	The 2015 International Conference on Advanced Technologies for Communications (ATC 2015)	- Scopus	4	378-382	01/2016
61	Design of a Low-power Fixed-point 16-bit Digital Signal Processor Using 65nm SOTB Process	6	Có	IEEE International Conference on IC Design and Technology (ICICDT 2015)	- Scopus	6	1-4	07/2015

62	Selectable Register- and RAM-based TCAM Implementation using FPGAs	2	Không	The 2015 IEICE International Conference on Integrated Circuits, Design, and Verification (ICDV 2015)	- Hệ thống CSDL quốc tế khác		97-101	08/2015
63	A Successive-Approximation-Register ADC Architecture for Digital Background Calibration in High Speed ADCs	3	Không	The International Conference on Advanced Technologies for Communications (ATC 2014)	- Hệ thống CSDL quốc tế khác	1	42-47	10/2014
64	Design of a Parallel CAM-based Multi-Match Search System Using 0.18-μm CMOS Process	3	Có	The 5th IEEE International Conference on Communications and Electronics (ICCE 2014)	- Scopus	4	336-339	10/2014
65	A Perpetuum Mobile 32bit CPU with 13.4pJ/cycle, 0.14μA Sleep Current using Reverse Body Bias Assisted 65nm SOTB CMOS Technology	26	Không	IEEE Symposium on Low-Power and High-Speed Chips(COOL Chips XVIII)	- Scopus	29	1-3	06/2014

66	Optimization of BSIM3v3 Model Parameters Using Lavenberg-Marquardt Algorithm	4	Không	The 2014 IEICE International Conference on Integrated Circuits, Design, and Verification (ICDV 2014)	- Hệ thống CSDL quốc tế khác		5-9	11/2014
67	A CAM-based Information Detection Hardware System for Fast Exact Pattern Matching	4	Có	The 56th IEEE International Midwest Symposium on Circuits & Systems (MWSCAS 2013)	- Scopus	6	848-851	12/2013
68	Design a Fast CAM-based Information Detection System on FPGA and 0.18um ASIC Technology	3	Có	IEEE International Conference on Electron Devices and Solid-State Circuits (EDSSC 2013)	- Scopus	4	1-2	10/2013
69	A 4pA/Gate Sleep Current 65nm SOTB Logic Gates Using On-chip VBB Generator for Energy Harvesting Sensor Network Systems	7	Không	The 2013 IEICE International Conference on Integrated Circuits, Design, and Verification (ICDV 2013)	- Hệ thống CSDL quốc tế khác		42-45	11/2013
70	Power Reduction Methodologies	4	Không	The 2013 IEICE International Conference on	- Hệ thống CSDL quốc tế khác		46-51	11/2013

	for High-speed Flash ADC Using 180nm CMOS Process			Integrated Circuits, Design, and Verification (ICDV 2013)				
71	A Design of Differential Digital-Controlled Oscillator in a 0.18um CMOS Process	4	Không	The 2013 IEICE International Conference on Integrated Circuits, Design, and Verification (ICDV 2013)	- Hệ thống CSDL quốc tế khác		57-60	11/2013
72	Thiết kế mạch Analog-Front-End thu nhận dữ liệu trên công nghệ GlobalFoundries 180nm	3	Có	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công Nghệ Thông Tin (REV-ECIT 2023)			487-493	12/2023
73	Thiết kế mạch Analog Front End 1-kênh trên công nghệ CMOS 180nm	5	Có	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công Nghệ Thông Tin (REV-ECIT 2022)			7-13	12/2022
74	Thực hiện mạch tạo số giả ngẫu nhiên PRNG trên công nghệ Skywater 130nm	2	Có	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công Nghệ Thông Tin (REV-ECIT 2022)			364-369	12/2022
75	Thực hiện thuật toán ChaCha20 - Poly1305 trên phần cứng ứng dụng bảo mật hệ thống IoT	6	Không	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công Nghệ Thông Tin (REV-ECIT 2022)			453-459	12/2022

76	Hệ thống nhận dạng – giám sát phương tiện giao thông sử dụng thuật toán YOLOv4-tiny kết hợp Multiple Tracking và phát trực tuyến video trên giao thức RTMP	4	Có	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công Nghệ Thông Tin (REV-ECIT 2021)			278-283	12/2021
77	Nhận diện biển báo giao thông Việt Nam thời gian thực bằng thuật toán MobileNet kết hợp SSD trên board Jetson Nano	4	Có	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công Nghệ Thông Tin (REV-ECIT 2021)			272-277	12/2021
78	Thiết kế hệ thống giám sát và điều khiển trạm thu phát sóng di động (BTS) theo mô hình IoT	5	Có	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công Nghệ Thông Tin (REV-ECIT 2021)			392-396	12/2021
79	Thực hiện hệ thống thực thi bảo mật Keystone Enclave trên lõi RISC-V	6	Có	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công Nghệ Thông Tin (REV-ECIT 2020)			75-80	12/2020
80	Xây dựng chương trình thiết kế vi mạch	6	Có	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công			157-162	12/2020

	số P&R tự động công suất thấp			Nghệ Thông Tin (REV-ECIT 2020)				
81	Thiết Kế Hệ Thống Nhận Diện Cử Chi Tay Trên Ảnh Nhiệt Sử Dụng Mô Hình VGG16 và SVM	2	Có	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công Nghệ Thông Tin (REV-ECIT 2019)			43-47	12/2019
82	Hệ thống phát hiện và nhận diện mặt người sử dụng mô hình SqueezeNet và SSD	2	Có	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công Nghệ Thông Tin (REV-ECIT 2019)			138-143	12/2019
83	Phần mềm VIPEX rút trích và tối ưu hóa tham số linh kiện MOSFET tự động	5	Có	Hội thảo Quốc gia về Điện Tử, Truyền Thông và Công Nghệ Thông Tin (REV-ECIT 2014)			397-401	09/2014
84	An Efficient Hiding Countermeasure with Xilinx MMCM Primitive in Spread Mode	5	Không	IEEE International Symposium on Circuits and Systems (ISCAS 2024)	- Scopus		TBD.	05/2024

- Trong đó: Số lượng (ghi rõ các số TT) bài báo khoa học đăng trên tạp chí khoa học quốc tế có uy tín mà UV là tác giả chính sau PGS/TS: 7 ([13], [14], [15], [16], [20], [24], [38])

7.1.b. Bài báo khoa học, báo cáo khoa học đã công bố (Dành cho các chuyên ngành thuộc ngành KH An ninh và KH Quân sự được quy định tại Quyết định số 25/2020/QĐ-TTg)

TT	Tên bài báo/báo cáo KH	Số tác giả	Là tác giả chính	Tên tạp chí hoặc yếu tố khoa học/ISSN hoặc ISBN	Thuộc danh mục tạp chí uy tín của ngành	Tập, số, trang	Tháng, năm công bố
----	------------------------	------------	------------------	---	---	----------------	--------------------

Không có

- Trong đó: Số lượng (ghi rõ các số TT) bài báo khoa học đăng trên tạp chí khoa học uy tín của ngành mà UV là tác giả chính sau PGS/TS: 0

7.2. Bằng độc quyền sáng chế, giải pháp hữu ích

TT	Tên bằng độc quyền sáng chế, giải pháp hữu ích	Tên cơ quan cấp	Ngày tháng năm cấp	Tác giả chính/ đồng tác giả	Số tác giả
----	--	-----------------	--------------------	-----------------------------	------------

Không có

- Trong đó: Số lượng (ghi rõ các số TT) bằng độc quyền sáng chế, giải pháp hữu ích được cấp, là tác giả chính sau PGS/TS:

7.3. Tác phẩm nghệ thuật, thành tích huấn luyện, thi đấu thể dục thể thao đạt giải thưởng quốc gia, quốc tế (đối với ngành Văn hóa, nghệ thuật, thể dục thể thao)

TT	Tên tác phẩm nghệ thuật, thành tích huấn luyện, thi đấu TDTT	Cơ quan/tổ chức công nhận	Văn bản công nhận (số, ngày, tháng, năm)	Giải thưởng cấp Quốc gia/Quốc tế	Số tác giả
----	--	---------------------------	--	----------------------------------	------------

Không có

- Trong đó: Số lượng (ghi rõ các số TT) tác phẩm nghệ thuật, thành tích huấn luyện, thi đấu đạt giải thưởng quốc tế, là tác giả chính/hướng dẫn chính sau PGS/TS:

8. Chủ trì hoặc tham gia xây dựng, phát triển chương trình đào tạo hoặc chương trình/dự án/đề tài nghiên cứu, ứng dụng khoa học công nghệ của cơ sở giáo dục đại học đã được đưa vào áp dụng thực tế:

TT	Chương trình đào tạo, chương trình nghiên cứu ứng dụng KH-CN	Vai trò UV (Chủ trì/ Tham gia)	Văn bản giao nhiệm vụ (số, ngày, tháng, năm)	Cơ quan thẩm định, đưa vào sử dụng	Văn bản đưa vào áp dụng thực tế	Ghi Chú
1	Xây dựng chương trình đào tạo trình độ bậc Đại học ngành Thiết kế vi mạch, hệ chính quy từ khóa tuyển 2024	Tham gia	1854/QĐ-KHTN, ngày 21/9/2023, Trường ĐH Khoa học tự nhiên, ĐHQG-HCM	Trường ĐH Khoa học tự nhiên, ĐHQG-HCM	418/QĐ-ĐHQG, ngày 6/5/2024, ĐHQG TP. HCM	Vai trò: Viết chương trình đào tạo
2	Xây dựng và cập nhật chương trình đào tạo trình độ	Tham gia	1854/QĐ-KHTN, ngày 21/9/2023, Trường ĐH Khoa	Trường ĐH Khoa học tự nhiên,	2449/QĐ-ĐHQG, ngày 16/12/2022, Trường ĐH Khoa	Vai trò: Viết chương

Thạc sĩ, ngành Kỹ thuật Điện tử áp dụng từ khóa năm 2022		học tự nhiên, ĐHQG-HCM	ĐHQG-HCM	học tự nhiên, ĐHQG-HCM	trình đào tạo
--	--	------------------------	----------	------------------------	---------------

9. Các tiêu chuẩn không đủ so với quy định, đề xuất công trình khoa học (CTKH) thay thế*:

a) Thời gian được bổ nhiệm PGS

Được bổ nhiệm PGS chưa đủ 3 năm: thiếu (số lượng năm, tháng):

b) Hoạt động đào tạo

- Thâm niên đào tạo chưa đủ 6 năm (UV PGS), còn thiếu (số lượng năm, tháng):

- Giờ giảng dạy

+ Giờ chuẩn giảng dạy trực tiếp trên lớp không đủ, còn thiếu (năm học/số giờ thiếu):

+ Giờ chuẩn giảng dạy quy đổi không đủ, còn thiếu (năm học/số giờ thiếu):

- Hướng dẫn chính NCS/HVCH,CK2/BSNT:

+ Đã hướng dẫn chính 01 NCS đã có Quyết định cấp bằng TS (UV chức danh GS)

Đề xuất CTKH để thay thế tiêu chuẩn hướng dẫn 01 NCS được cấp bằng TS bị thiếu:

+ Đã hướng dẫn chính 01 HVCH/CK2/BSNT đã có Quyết định cấp bằng ThS/CK2/BSNT (UV chức danh PGS)

Đề xuất CTKH để thay thế tiêu chuẩn hướng dẫn 01 HVCH/CK2/BSNT được cấp bằng ThS/CK2/BSNT bị thiếu:

c) Nghiên cứu khoa học

- Đã chủ trì 01 nhiệm vụ KH&CN cấp Bộ (UV chức danh GS)

Đề xuất CTKH để thay thế tiêu chuẩn chủ trì 01 nhiệm vụ KH&CN cấp Bộ bị thiếu:

- Đã chủ trì không đủ 01 nhiệm vụ KH&CN cấp cơ sở (UV chức danh PGS)

Đề xuất CTKH để thay thế tiêu chuẩn chủ trì 01 nhiệm vụ KH&CN cấp cơ sở bị thiếu:

- Không đủ số CTKH là tác giả chính sau khi được bổ nhiệm PGS hoặc được cấp bằng TS:

+ Đối với ứng viên chức danh GS, đã công bố được: 03 CTKH ; 04 CTKH

Đề xuất sách CKUT/chương sách của NXB có uy tín trên thế giới là tác giả chính thay thế cho việc UV không đủ 05 CTKH là tác giả chính theo quy định:

+ Đối với ứng viên chức danh PGS, đã công bố được: 02 CTKH

Đề xuất sách CKUT/chương sách NXB có uy tín trên thế giới là tác giả chính thay thế cho việc UV không đủ 03 CTKH là tác giả chính theo quy định:

Chú ý: Đối với các chuyên ngành bí mật nhà nước thuộc ngành KH An ninh và KH Quân sự, các tiêu chuẩn không đủ về hướng dẫn, đề tài khoa học và công trình khoa học sẽ được bù bằng điểm từ các bài báo khoa học theo quy định tại Quyết định số 25/2020/QĐ-TTg.

d) Biên soạn sách phục vụ đào tạo (đối với ứng viên GS)

- Không đủ điểm biên soạn sách phục vụ đào tạo:
- Không đủ điểm biên soạn giáo trình và sách chuyên khảo:

C. CAM ĐOAN CỦA NGƯỜI ĐĂNG KÝ XÉT CÔNG NHẬN ĐẠT TIÊU CHUẨN CHỨC DANH:

Tôi cam đoan những điều khai trên là đúng, nếu sai tôi xin chịu trách nhiệm trước pháp luật.

TP. HCM, ngày 30 tháng 06 năm 2024

**Người đăng ký
(Ký và ghi rõ họ tên)**

A handwritten signature in blue ink, appearing to read 'Lê Đức Hùng', written over a horizontal line.

Lê Đức Hùng